



SEMINAIRE TECHNIQUE

19 mai 2011
9h00-17h00



Les Microprocesseurs ARM & leurs applications – Texas Instruments

En matière de microprocesseurs, une demi-douzaine d'architectures se partage le marché : ARM, x86, Mips, SuperH et Power. Chacune possède sa spécialité. Les processeurs ARM de par leurs spécificités intrinsèques consomment peu et sont très adaptés à des applications où les fonctionnalités graphiques et de communication sont prépondérantes. Parallèlement au fil du temps, ils gagnent en puissance et des versions multi-cœurs sont opérationnelles, visant une intégration sur des cartes aux formats standards.

L'objet de ce séminaire est de fournir une information étendue sur la technologie ARM de TI, ses applications et les aspects importants pour réussir sa mise en œuvre.

Public visé : Chefs d'entreprises, Responsables de BE, Ingénieurs et techniciens, concepteurs d'équipements électroniques, ...

Contenu de la journée :

Matin (9h00 – 12h00): <ul style="list-style-type: none">- Les Technologies TI : la R&D et l'offre étendue de composants- Les cœurs ARM : historique et description des différents cœurs de processeur- Les processeurs à base de cœur ARM et leurs périphériques : quel processeur pour quelle application ?- Texas et la basse consommation- Software : Pourquoi utiliser un Système d'exploitation? Linux, Android, Windows	Après-midi (14h00-16h30) : Mise en œuvre <ul style="list-style-type: none">Applications industrielles communicantes (Ethernet, USB, linux, interface homme machine)Applications industrielles de gestion de processus (traitements mathématiques)Applications multimédias embarquées : témoignage de l'entreprise CIO informatiqueQuestions réponses
--	--

Date et lieu : 19/05/2011 – Gardanne – Centre de Microélectronique de Provence

Inscription obligatoire : en retournant le bulletin d'inscription ci-joint par email, fax ou courrier **avant le 16/05/11.**

JESSICA FRANCE - CCIMP BP21856 13221 Marseille Cedex 01 Tél. : 04 91 13 86 79 Fax : 04 91 13 86 64 Mob : 06 30 46 78 99 briton@captronic.fr	M. : Société : Adresse : Tél : Fax : mél : Séminaire : Les Microprocesseurs ARM - TI Du jeudi 19 mai 2011
--	--